

ФЕДЕРАЛЬНОЕ АГЕНСТВО ПО ОБРАЗОВАНИЮ

Государственное образовательное учреждение

высшего профессионального образования

«Нижегородский государственный университет

им. Н.И. Лобачевского» (ННГУ)

Радиофизический факультет

Кафедра радиотехники

АПЕРИОДИЧЕСКИЙ УСИЛИТЕЛЬ

Нижний Новгород, 2004

УДК 621.396

Методические указания к выполнению лабораторных работ по радиофизическому практикуму для студентов по специальности 0704 «Радиофизика и электроника».

Составители:

Односецев Валерий Александрович

Силин Александр Владимирович

Аннотация

Методические указания содержат: изложение физических процессов в транзисторных апериодических усилителях при различных вариантах включения транзистора в схему; схемы экспериментальной установки, задание по работе, контрольные вопросы, список литературы.

Цель работы: Исследование транзисторных аperiodических усилителей с общим эмиттером (ОЭ) и общим коллектором (ОК).

Назначение устройства: Основным назначением усилителя является увеличение мощности электрических колебаний без изменения их формы. Кроме того, усилитель часто используется для развязки каскадов или их согласования.

Область использования: Усилители электрических колебаний имеют широкое и разнообразное применение: в радиосвязи и радиовещании, телевидении, звуковом кино, устройствах записи и воспроизведения звука, дальней проводной связи, измерительной аппаратуре, а также в телемеханике, автоматике, электронно-вычислительных машинах, аппаратуре исследования космического пространства и т.д.

Принципы работы усилителя

Качественные показатели усилителя во многом определяются режимом его работы. Под режимом работы понимается совокупность токов и напряжений в схеме, определяющих положение «точки покоя», т.е. состояние схемы до подачи на ее вход управляющего (входного) колебания.

При работе с сильными сигналами (обычно это при $U_{вх} > 10$ мВ) выбирают ту область статических характеристик транзистора, которая обеспечивает получение заданной максимальной амплитуды тока, напряжения или мощности при допустимой величине нелинейных искажений и, по возможности, небольшом расходе энергии источника питания. Этим требованиям и должен подчиняться выбор режима работы. Выбор несколько различается в зависимости от того, какой эффект на выходе усилителя желательно получить, и в зависимости от типа усиливаемых сигналов.

Если необходимо обеспечить заданную амплитуду выходного тока I_m в низкоомной нагрузке, то режим выбирают следующим образом. Тип используемого транзистора выбирается с таким расчетом, чтобы его максимально допустимая величина коллекторного тока удовлетворяла условию $i_{km} \geq 2I_m$ при симметричных биполярных сигналах и $i_{km} > I_m$ при однополярных сигналах.

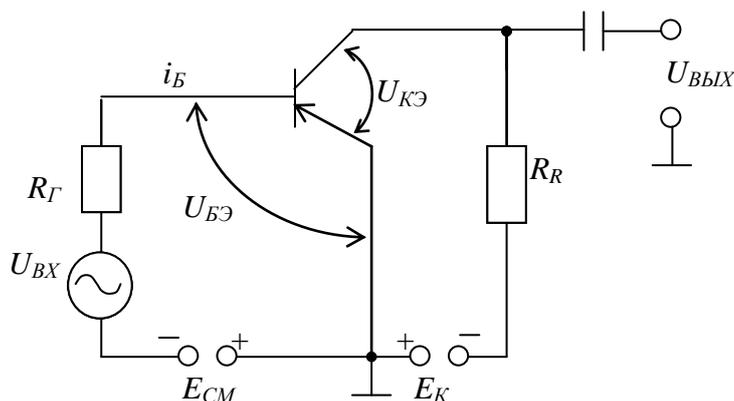


Рис.1

В данной работе выбран транзистор МП41А.

Усилитель с общим эмиттером

В усилительных устройствах наиболее часто транзистор используется в схеме с общим эмиттером (ОЭ). В этой схеме (Рис.1) входным током является ток базы. Постоянная составляющая тока базы задается величиной напряжения смещения E_B , переменная составляющая создается источником сигнала U_{BX} с внутренним сопротивлением R_I . Выходным током называют ток коллектора. В его составе содержатся постоянная составляющая, определяемая начальным током базы и напряжением источника питания E_K , и переменная составляющая, пропорциональная управляющему напряжению U_{BX} .

В реальной схемотехнике используются схемы усилителей, отличающиеся от схемы рис.1 по ряду признаков. Рассмотрим простейшую из них (Рис.2)

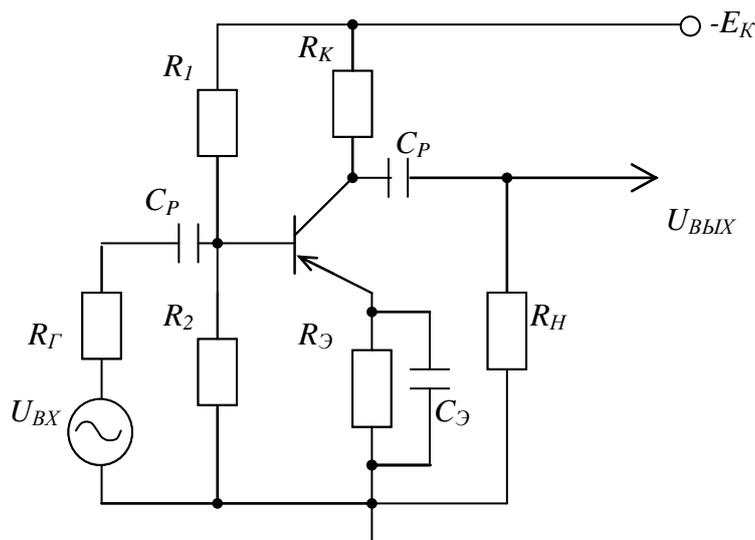


Рис.2

Во-первых, в этой схеме отсутствует источник смещения E_{CM} . Необходимое напряжение смещений создается за счет делителя напряжения R_1 и R_2 , который, с учетом напряжения на резисторе R_3 , обеспечивает требуемое по величине и знаку постоянное напряжение на переходе база – эмиттер, и, следовательно, требуемое значение постоянной составляющей тока базы.

Во-вторых, в схему включены разделительные конденсаторы C_P , предназначенные для устранения влияния источника сигнала и внешней нагрузки R_H на режим работы каскада. Конденсатор C_P на

входе совместно с входным сопротивлением каскада образует частотно – зависимый делитель, который уменьшает общий коэффициент усиления усилителя на нижних частотах. Аналогично учитывается влияние делителя C_P и R_H .

В-третьих, в схему включена цепочка $R_Э C_Э$, предназначенная для температурной стабилизации режима усилителя. Дело в том, что с повышением температуры окружающей среды в транзисторах наблюдается тепловой сдвиг вольт – амперных характеристик и, как следствие, изменение режима усилителя. Для снижения отрицательных последствий теплового сдвига в транзисторных усилителях реализуется термостабилизация режима. В ее основу положен механизм отрицательной обратной связи.

Термостабилизирующую роль $R_Э$, как элемента отрицательной связи можно описать на качественном уровне следующим образом. Пусть при начальной температуре среды ток базы равен $i_{Б0}$, напряжение смещения $U_{Б0}$, постоянная составляющая тока коллектора $i_{К0}$. С ростом температуры происходит тепловой сдвиг характеристик, в результате чего коллекторный ток получит приращение $\Delta i_{Кн}$. Это вызовет приращение напряжения на $R_Э$, равное $\Delta i_{Кн} R_Э$. На эту же величину изменится смещение $U_{Б0} - \Delta i_{Кн} R_Э$, что приведет к уменьшению тока базы и к соответствующему уменьшению тока коллектора. Рабочая точка будет смещена к исходному положению, т.е. стабилизирована. Если емкость $C_Э$ отсутствует, то отрицательная обратная связь через $R_Э$ приведет к снижению усиления каскада. Чтобы избежать этого, сопротивление $R_Э$ шунтируют большой емкостью $C_Э$, что сохраняет отрицательную обратную связь только по постоянному току.

Рассмотрим работу усилителя. На рисунке 3 приведены осциллограммы действующих в усилителе токов и напряжений, иллюстрирующие процессы, происходящие в схеме. На рисунке 3а представлено, взятое из справочника по транзисторам, семейство выходных статических характеристик. На этом же рисунке изображена нагрузочная прямая, исходящая из точки (0, -10) под углом α ; $\text{tg } \alpha = 1/R_K$. Входная динамическая характеристика транзистора (рис.3б) практически совпадает со статической входной характеристикой, снятой при $U_{КЭ} = -5В$. Это объясняется слабым влиянием коллекторного напряжения на ток базы.

Напряжение на базе $U_{БЭ} = -0,225В$ и ток базы $I_{БП} = 0,2мА$ определяют режим транзистора по постоянному току (“точка покоя” на нагрузочной прямой: $I_{Кн} = 0,2мА$, $U_{КЭн} = -4,5В$).

Изменение входного напряжения (под действием сигнала) вызывает изменение тока базы. При изменении тока базы

изменяется ток коллектора и в коллекторной цепи выделяется усиленный сигнал, который через разделительный конденсатор C_p поступает на выход усилителя. Для данной схемы входное сопротивление

$$R_{BX} = \frac{\Delta U_{БЭ}}{\Delta I_{БЭ}} = \frac{0,035}{0,1 \cdot 10^{-3}} = 350 \text{ Ом},$$

коэффициент передачи по току $K_i = \frac{\Delta I_K}{\Delta I_B} = \frac{6,5}{0,1} = 65,$

по напряжению $K_U = \frac{\Delta U_{КЭ}}{\Delta U_{БЭ}} = \frac{2,5}{0,035} = 71,5$

и по мощности $K_P = K_i K_U = 6,5 \cdot 71,5 = 4650.$

Таким образом, мощность, выделяемая на сопротивлении нагрузки R_K переменной составляющей коллекторного тока, значительно больше мощности входного сигнала, затрачиваемой во входной цепи усилителя.

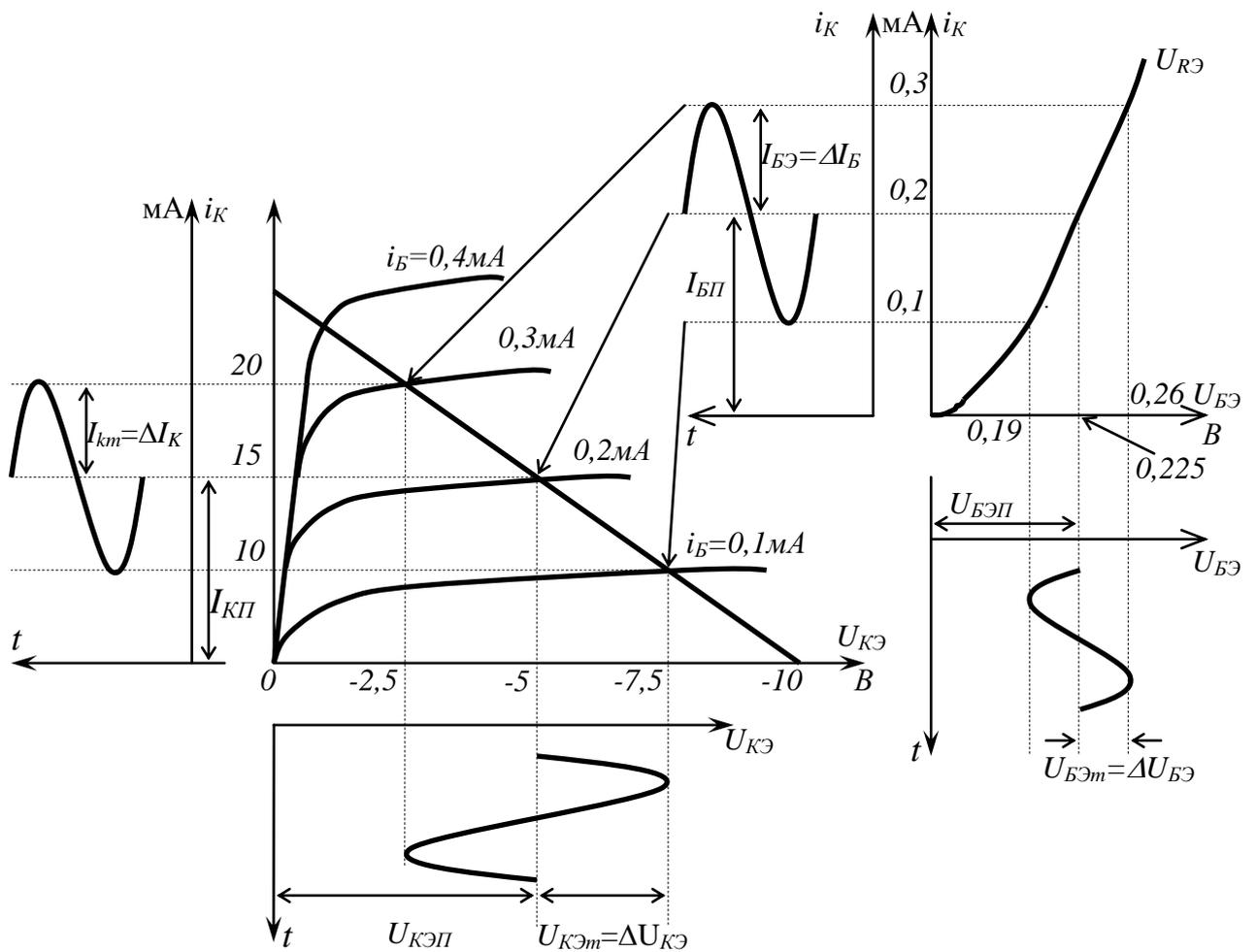


Рис.3

С практической точки зрения важно исследовать частотные свойства усилителя, которые исчерпывающим образом описываются комплексным коэффициентом передачи $K(j\omega)$. При вычислении $K(j\omega)$ усилителя приходится считаться со следующим обстоятельством.

Схемы рис.2 и 4 являются принципиальными схемами. Такие схемы, содержащие активные элементы (диоды, транзисторы и др.) удобны при описании принципа действия каскадов, однако к ним не приемлемы известные математические методы описания электрических цепей. По этой причине широко используются схемы замещения или эквивалентные схемы

Частотные свойства каскада с общим эмиттером

Электронный усилитель в своем составе имеет 1) усилительный прибор (транзистор в рассматриваемом случае) и 2)

соответствующую рабочему диапазону частот нагрузку в его выходной цепи. Режим работы усилительного прибора по постоянному току обеспечивается двумя источниками напряжения. Один питает коллекторную цепь транзистора, второй создает напряжение смещения $E_{см}$ на базе. Чаще всего используется один источник напряжения питания E . В таких случаях $E_{см}$ получают, применяя делитель напряжения на сопротивлениях. Именно такая усилительная секция представлена на рис. 1а. В ней коллекторной нагрузкой транзистора является резистор R_k , потенциал базы задается делителем напряжения R_1 - R_2 , а резистор $R_э$ в цепи эмиттера служит для температурной стабилизации параметров транзистора T . Емкости C_1 и C_2 являются разделительными и предназначены для того, чтобы источник сигнала и внешняя нагрузка (импеданс внешней нагрузки равен Z_{BH}) не влияли на режим транзистора по постоянному току. Но эти емкости не должны влиять и на прохождение сигнала в полосе пропускания усилителя. Поэтому их величины выбираются такими, чтобы во всей полосе пропускания усилителя импедансы емкостей C_1 и C_2 были незначительны и выполнялись неравенства

$$1/\omega C_1 \ll R_{BX}, \quad 1/\omega C_2 \ll |Z_{BH}|. \quad (1)$$

В (1) R_{BX} представляет входное сопротивление каскада. Оно образовано параллельно включенными резисторами R_1 и R_2 и входным сопротивлением транзистора $R_{BX.TP}$:

$$R_{BX} = (R_1 // R_2 // R_{BX.TP}).$$

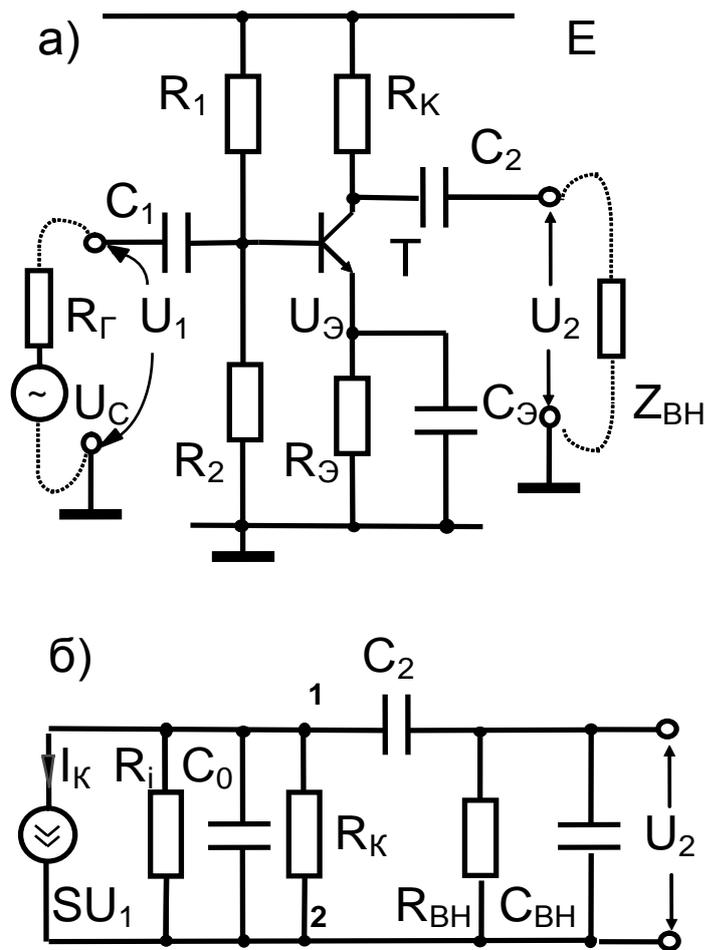


Рис. 4.

Среди трех названных составляющих R_{BX} наименьшую величину имеет входное сопротивление транзистора, которое равно объемному сопротивлению базы $r_b \approx 300$ Ом. При столь малом входном сопротивлении ($R_{BX} < r_b$), емкость C_1 должна быть достаточно большой, чтобы не было ее влияния на частотные свойства усилителя, особенно в области низких частот. Достаточно большой выбирается и емкость C_3 , поскольку она обеспечивает “заземление” общего электрода - эмиттера по переменному току:

$$1/\omega C_3 \ll R_3. \quad (2)$$

Назначение емкости C_3 состоит в том, что она снимает отрицательную обратную связь по переменному току через сопротивление R_3 . Такая связь возникает при отсутствии C_3 .

Найдем коэффициент передачи и его зависимость от частоты - амплитудно-частотную характеристику (АЧХ) - изображенного на рис. 4а усилительного каскада. Для этого составим эквивалентную схему каскада по переменному току. Такая схема - это модель усилителя, которая включает лишь существенные для процесса

усиления компоненты. Конкретный вид эквивалентной схемы зависит от многих факторов. Среди них, в частности, уровень входного сигнала, питающие транзистор постоянные токи и напряжения, рабочий диапазон частот и требуемая выходная мощность. Рассматриваемый нами усилитель (рис.4а) является усилителем напряжения. В этом случае применимо малосигнальное приближение, при котором допускается, что вызываемые входным сигналом приращения токов и напряжений не изменяют дифференциальных параметров транзистора - коэффициента усиления тока базы β , входного сопротивления $R_{BX.TP}$ и внутреннего сопротивления R_i (сопротивления между коллектором и эмиттером). Их можно считать постоянными и не зависящими от входного сигнала. В таком случае транзистор работает как управляемый ток базы источник тока с внутренним сопротивлением R_i :

$$\Delta i_k = \beta \cdot \Delta i_b.$$

Здесь Δi_k и Δi_b - соответственно приращения токов коллектора и базы транзистора. Элементы цепей питания в явном виде в эквивалентную схему могут не войти. Это зависит от того, являются ли эти элементы значимыми для переменных, обусловленных входным сигналом токов или нет. К таким элементам относятся резисторы R_1 , R_2 и R_3 . Как уже отмечалось, резисторы R_1 и R_2 задают напряжение смещения на базу транзистора, а R_3 обеспечивает температурную стабилизацию его параметров за счет отрицательной обратной связи по постоянному току. Цепи питания определяют конкретные, ими задаваемые значения дифференциальных параметров транзистора β , $R_{BX.TP}$ и R_i .

Если ко входу усилительной секции подключен источник напряжения U_C , у которого внутреннее сопротивление (сопротивление генератора R_G) много меньше входного сопротивления R_{BX} ($R_G \ll R_{BX}$), допустимо представление транзистора источником тока, управляемым напряжением. В этом случае

$$\Delta i_k = S \cdot \Delta u_{b3};$$

Δu_{b3} - приращение разности потенциалов между базой и эмиттером, а $S = \beta / R_{BX} \approx \beta / r_b$ - крутизна транзистора. Если сигнал на входе синусоидален, то все напряжения u и токи i можно представить комплексными амплитудами $U = |U| \cdot \exp(j\varphi_u)$ и $I = |I| \cdot \exp(\varphi_i)$, где $|U|$ и $|I|$ - амплитуды, а φ_u и φ_i - фазы соответствующих напряжений и токов. Переменная составляющая управляющего напряжения

(напряжения на базе U_B) отличается от напряжения сигнала U_C . Однако при $R_G \ll R_{BX}$, $1/\omega C_1 \ll R_{BX}$ и $1/\omega C_3 \ll R_3$ $U_B \approx U_1 \approx U_C$, то есть переменная составляющая управляющего напряжения равна входному сигналу, который, в свою очередь, равен напряжению источника сигнала.

В общем случае эквивалентная схема усилителя содержит входную (базовую) и выходную (коллекторную) цепи, а также элементы их взаимосвязи. Связь между входной и выходной цепями, называемая обратной, возникает из-за емкости коллектор-база C_{KB} и из-за конечной величины сопротивления r_3 эмиттерного перехода транзистора. Первая является обратной связью по напряжению, вторая - по току. Обратная связь через C_{KB} не существенна в области низких частот, то есть в той частотной области, на которую рассчитан рассматриваемый усилитель. Обратную связь через r_3 можно не учитывать, если величина импеданса в цепи эмиттера $|Z_3| = |(R_3 // C_3)| \gg r_3$. При выполнении перечисленных выше условий входную и выходную цепи усилительной секции можно рассматривать независимо. Будем полагать также, что во входной цепи выполнены условия согласования по напряжению с источником сигнала, то есть $R_G \ll R_{BX}$, а разделительная емкость C_1 такова, что ее импеданс $1/\omega C_1 \ll R_{BX}$. В таком случае управляющее напряжение U_B равно входному U_1 .

Эквивалентная схема выходной цепи усилителя приведена на рис. 4б. В ней транзистор T представлен источником тока $S \cdot U_1$ с внутренним сопротивлением R_i и выходной емкостью C_0 . Последняя в значительной степени зависит от барьерной емкости коллекторного перехода транзистора. В эквивалентную схему вошли также выходная разделительная емкость C_2 , коллекторная нагрузка транзистора R_K и элементы, характеризующие внешнюю нагрузку усилителя Z_{BH} . Будем полагать, что внешняя нагрузка имеет емкостной характер и состоит из активного сопротивления R_{BH} и емкости C_{BH} ($Z_{BH} = (R_{BH} // C_{BH})$). Для начала положим $C_{BH} = 0$. Тогда коэффициент передачи усилителя

$$K(j\omega) = \frac{U_2}{U_1} = \frac{U_{12}}{U_1} \cdot \frac{U_2}{U_{12}},$$

где U_{12} - разность потенциалов между точками 1 и 2 в схеме на рис. 1б. Выражая U_2 и U_{12} через действующие в схеме токи получим

$$K(j\omega) = - \frac{SU_1}{\left\{ \frac{1}{R_i} + j\omega C_0 + \frac{1}{R_K} + \left(R_{BH} + \frac{1}{j\omega C_2} \right)^{-1} \right\} U_1} \cdot \frac{U_{12} R_{BH}}{\left(R_{BH} + \frac{1}{j\omega C_2} \right)} \cdot U_{12}$$

Обозначим через $R_\Sigma = (R_i // R_K // R_{BH})$ результирующее сопротивление параллельно включенных резисторов R_i , R_K и R_{BH} . Среди них R_i имеет наибольшую величину (\sim нескольких сотен кОм) и поэтому $R_\Sigma \approx (R_K // R_{BH})$. Введем также постоянные времени $\tau_1 = C_2 R_{BH}$ и $\tau_2 = C_0 R_\Sigma$ и коэффициент $\gamma = (R_K // R_i) \geq 1$. Кроме того, учтем то, что в реальных усилителях обычно $C_0 \ll C_1, C_2$. В итоге получим для коэффициента передачи выражение

$$K(j\omega) \approx \frac{-SR_\Sigma}{1 - j\left(\frac{1}{\gamma\omega\tau_1} - \omega\tau_2\right)} = |K(j\omega)| \cdot \exp(j\varphi(\omega)) \quad (1)$$

По смыслу τ_1 - это постоянная времени цепи, образованной разделительным конденсатором C_2 и сопротивлением внешней нагрузки, а τ_2 - постоянная времени цепи, состоящей из выходной емкости транзистора C_0 и включенных параллельно ей резисторов R_i , R_K и R_{BH} .

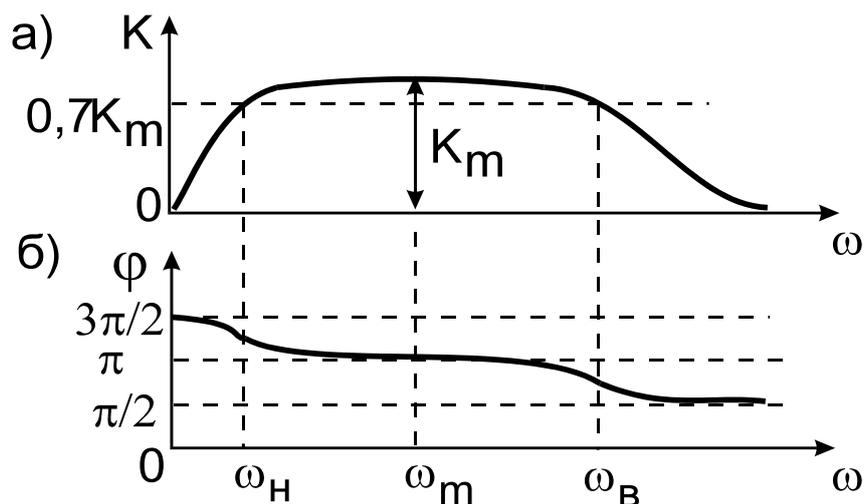


Рис. 5.

Полученный из (1) графический вид амплитудно-частотной (АЧХ) и фазо-частотной (ФЧХ) характеристик, качественно изображен на рис. 5. На рис. 5а представлена зависимость модуля

коэффициента передачи $K(\omega) = |K(j\omega)|$, а на рис. 5б - зависимость аргумента $\varphi(\omega)$ от частоты. Можно выделить три характерные частотные области этих характеристик:

1) средняя область между нижней ω_H и верхней ω_B частотами, где коэффициент передачи почти постоянен. Разность между ω_B и ω_H определяет полосу пропускания усилителя $\Pi = \omega_B - \omega_H$. Значения ω_H и ω_B вычисляются по задаваемому уменьшению модуля коэффициента передачи по отношению к его максимальному значению $K_m = K(\omega_m)$, достигаемому при $\omega = \omega_m = \sqrt{1/\gamma\tau_1\tau_2}$. Для коэффициента передачи по напряжению принято вычислять граничные частоты полосы пропускания по уровню $1/\sqrt{2} \approx 0,7$ от максимального значения K_m . В пределах полосы пропускания $K(\omega) \approx K_m \approx SR_\Sigma$. Выходная емкость транзистора C_0 и разделительная емкость C_2 здесь не оказывают существенного влияния.

2) область низких частот ($0 < \omega < \omega_H$), где $K(\omega)$ уменьшается по мере приближения к нулевой частоте. Причина этого уменьшения обусловлена разделительной емкостью C_2 , импеданс которой увеличивается при $\omega \rightarrow 0$. Заметим, что в этой области существенным может оказаться и влияние емкости в цепи эмиттера C_3 . Если ее импеданс $1/\omega C_3$ окажется сравнимым с величиной R_3 , то возникает отрицательная обратная связь по току, ведущая к уменьшению коэффициента передачи. Поэтому C_3 должна быть достаточно большой, чтобы условие отсутствия обратной связи через эмиттерную цепь выполнялось во всей области усиливаемых частот. Для очень низких значений ω_H технически это требование трудно выполнить, поскольку величина R_3 , как правило, не велика (порядка 100 Ом);

3) область верхних частот ($\omega > \omega_B$). Здесь $K(\omega)$ уменьшается с ростом ω из-за уменьшения импеданса емкости C_0 , которая включена параллельно результирующей нагрузке R_Σ по переменному току.

Нужно сказать, что при $C_0 \ll C_2$ $\tau_2 \ll \tau_1$ и емкости C_0 и C_2 оказывают воздействие на достаточно разнесенные по частоте области АЧХ с $\omega < \omega_H$ и $\omega > \omega_B$. Между ними находится достаточно протяженная полоса пропускания с почти постоянным коэффициентом усиления. Таким образом, в соответствии с принятой моделью K_m не зависит ни от C_0 , ни от C_2 , а определяется только результирующей активной нагрузкой R_Σ .

Фазовая характеристика усилителя $\varphi(\omega)$ (рис. 5б) связана с его АЧХ. Можно заметить, что там, где $K(\omega) \approx \text{const}$, ФЧХ линейна. Там же, где АЧХ изменяется, ФЧХ становится нелинейной. В полосе

пропускания $\varphi(\omega) \approx \pi$. Это значит, что при $\omega \approx \omega_m$ фаза выходного сигнала по знаку противоположна фазе входного. Для сигнала с шириной спектра, не выходящей за пределы полосы пропускания Π , усилительный каскад с общим эмиттером является фазоинвертирующим.

Если внешняя нагрузка усилителя помимо резистора R_{BH} имеет еще и емкость C_{BH} , то верхняя граничная частота полосы пропускания ω_B понизится. Для достаточно малых $C_{BH} \ll C_2$ изменение ω_B находится достаточно просто: в эквивалентной схеме по переменному току (рис. 4б) параллельно емкости C_0 нужно подключить C_{BH} , а во входящей в выражение (1) постоянной времени τ_2 вместо емкости C_0 взять суммарную емкость параллельно включенных C_0 и C_{BH} (взять $\tau_2 = R_{\Sigma}(C_0 \parallel C_{BH})$).

Рассмотрим, наконец, входную (базовую) цепь усилителя. Она состоит из разделительной емкости C_1 , параллельно включенных по переменному току резисторов R_1 и R_2 , к которым подключено также входное сопротивление транзистора $R_{BX,TP}$. По своему виду эта цепь аналогична выходной разделительной RC -цепи, состоящей из выходной разделительной емкости C_2 и внешней нагрузки R_{BH} . Разница в том, что вместо емкости C_2 на входе стоит емкость C_1 , а вместо сопротивления R_{BH} - входное сопротивление усилителя $R_{BX} = (R_1 \parallel R_2 \parallel R_{BX})$. На низких частотах входная разделительная RC -цепь может вызвать дополнительное уменьшение сигнала на базе транзистора и, следовательно, нежелательное повышение нижней граничной частоты ω_H , что сузит полосу пропускания Π усилительного каскада.

Каскад по схеме с общим коллектором (эмиттерный повторитель)

Как видно из (1), величина коэффициента усиления каскада с общим эмиттером зависит не только от входящих в него элементов, но и от параметров подключаемой к выходу каскада нагрузки. Чтобы избежать такого влияния приходится между усилительной секцией и ее нагрузкой включать согласующие цепи, в том числе и активные. Вариантом активной согласующей цепи является каскад с транзистором, включенным по схеме с общим коллектором - эмиттерный повторитель (рис. 6а). Как и в рассмотренной выше схеме с общим эмиттером, постоянный потенциал базы транзистора задается делителем напряжения на резисторах R_1 и R_2 . Потенциал коллектора неизменен и равен напряжению источника питания E . В отличие от схемы с общим эмиттером в эмиттерной цепи отсутствует емкость C_3 . Поэтому отрицательная обратная связь по току через R_3 существенна не только для постоянной составляющей

тока эмиттера, но и для его переменной составляющей. Сигнал на транзистор подается через разделительную емкость C_1 , а снимается с нагрузки $R_{\text{Э}}$ в цепи эмиттера. При этом управляющее напряжение $U_{\text{УПР}}$ образуется как разность между напряжением на базе $U_{\text{Б}}$ и выходным напряжением транзистора (напряжением на эмиттере) $U_{\text{Э}}$:

$$U_{\text{УПР}} = U_{\text{БЭ}} = U_{\text{Б}} - U_{\text{Э}}. \quad (2)$$

Соответствующая такому случаю эквивалентная схема выходной цепи транзистора по переменному току приведена на рис. 6б. По-прежнему транзистор рассматривается как источник тока, управляемый напряжением. Его выходной ток - это ток эмиттера $I_{\text{Э}} \approx I_{\text{К}} = S U_{\text{УПР}}$, где $U_{\text{УПР}}$ определяется в соответствии с (2).

В условиях согласования по напряжению, когда

$$R_{\Gamma} \ll |Z_{\text{ВХ}}| = |U_1 / I_1|$$

(U_1 и I_1 - соответственно входные напряжение и ток), $U_1 \approx U_{\text{С}}$. Если к тому же импеданс разделительной емкости $1 / \omega C_1 \ll R_{\text{ВХ.Б}}$ - входного сопротивления в точке подключения базы транзистора, то напряжение на базе

$$U_{\text{Б}} \approx U_1 \approx U_{\text{С}} \quad (3)$$

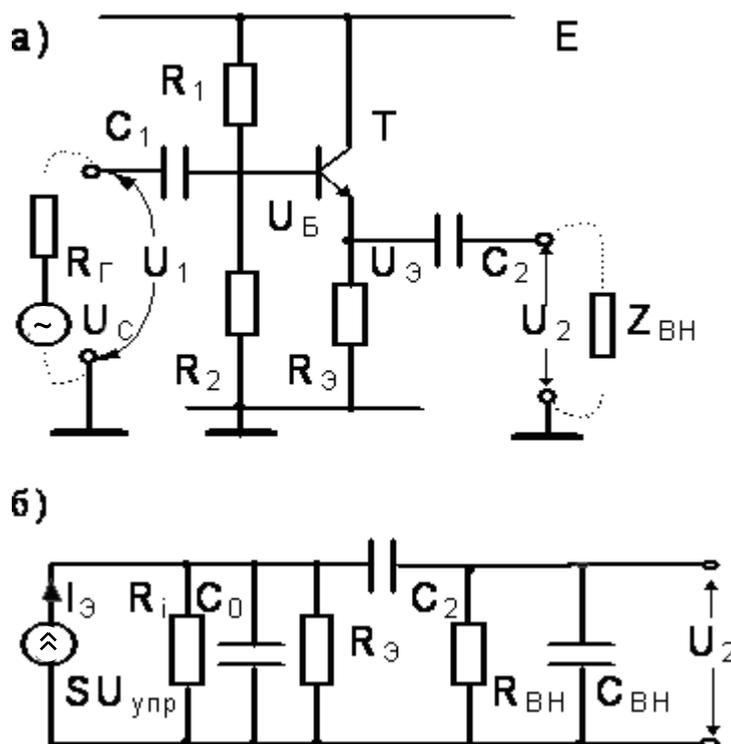


Рис. 6.

и $Z_{BX} \approx R_{BX} \approx R_{BX.B}$. Величина $R_{BX.B}$ равна параллельно включенным сопротивлениям R_1 , R_2 и $R_{БЛ}$:

$$R_{BX.B} = (R_1 // R_2 // R_{БЛ}), \quad (4)$$

где $R_{БЛ}$ представляет сопротивление участка входной цепи, проходящего через эмиттерный переход транзистора. При выполнении условия (1) коэффициент передачи каскада с общим коллектором равен

$$K(j\omega) = U_2 / U_1 \approx U_Э / U_Б \approx (U_1 - U_{УПР}) / U_1$$

и зависит от крутизны S , результирующей нагрузки транзистора $R_\Sigma = (R_1 // R_Э // R_{БН}) \approx (R_Э // R_{БН})$ по переменному току и от глубины отрицательной обратной связи через эмиттерную цепь транзистора. Поскольку $U_2 \approx U_Э = I_Э R_Э$, то

$$K = K(j\omega) = 1 - \frac{1}{SR_\Sigma} K,$$

откуда следует, что

$$K = 1 / \left(1 + \frac{1}{SR_\Sigma} \right) \leq 1.$$

Таким образом, усилитель, построенный по схеме с общим коллектором, не дает усиления по напряжению. Это есть следствие отрицательной обратной связи, при которой управляющее напряжение образуется как разность между входным U_1 и выходным U_2 напряжениями. Обычно $SR_\Sigma \gg 1$. Для обеспечения эффективной внешней обратной связи по току величина резистора $R_Э$ выбирается достаточно большой (по крайней мере $R_Э \gg r_Э$ - сопротивления эмиттерного перехода транзистора с характерным значением $\sim 10-15$ Ом), а $R_{БН} \sim R_Э$. Поэтому величина K близка к единице, что и обусловило название каскада эмиттерным повторителем. Основное назначение эмиттерного повторителя состоит в обеспечении условий согласования по напряжению при межкаскадных соединениях. Для этого требуется большое входное и малое выходное сопротивления. При выполнении (3) $R_{BX} \approx R_{BX.B}$. Согласно (4) $R_{BX.B}$ состоит из трех параллельно соединенных сопротивлений R_1 , R_2 и $R_{БЛ}$. Последнее в схеме с общим коллектором имеет значительно большую величину, чем в схеме с общим эмиттером. Действительно,

$$R_{БЛ} = U_B / I_B \approx U_2 / (I_3 / \beta) = \beta R_3.$$

Поскольку $\beta \gg 1$, сопротивление $R_{ВХ} \approx R_{БЛ}$ может быть весьма значительным. Выходное же сопротивление эмиттерного повторителя относительно невелико. Можно показать, что

$$R_{ВЫХ} = 1 / (S + 1/R_3) \approx 1/S.$$

Эти свойства эмиттерного повторителя дают возможность использования его в качестве согласующего каскада при работе на низкоомную внешнюю нагрузку.

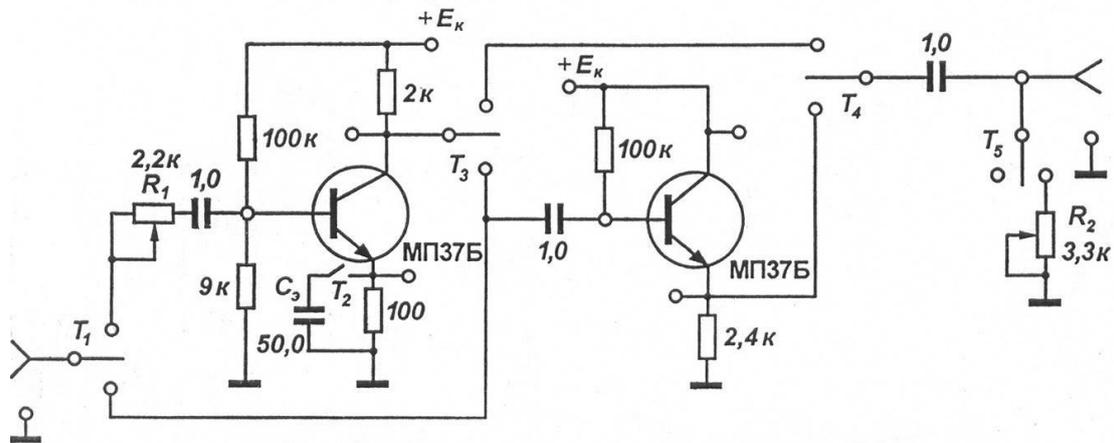


Рис. 7

Описание лабораторной установки

Все элементы исследуемых каскадов установлены под верхней панелью макета и соединены между собой в соответствии со схемой (см.рис.7).

Питание выходных цепей каскадов производится от встроенного в макет источника напряжения $E_K = 9В$.

Для установки начальной рабочей точки во входную цепь подано напряжение смещения. В схеме с ОЭ смещение задается делителем в цепи базы; в схеме с ОК - определяется фиксированным током базы через резистор в цепи базы.

Резистор в цепи эмиттера в схеме с ОЭ служит для температурной стабилизации рабочей точки, за счет возникающей при включении резистора отрицательной обратной связи по постоянному току. Для частот сигнала этот резистор "закорачивается" шунтирующим его конденсатором большой емкости $C_Э$.

Резистор в цепи коллектора в схеме с ОЭ и резистор в цепи эмиттера в схеме с ОК являются сопротивлениями нагрузки. Потенциометр R_1 служит для измерения входного сопротивления каскада с ОЭ, R_2 - внешняя нагрузка.

Соединения между каскадами, подключение внешней нагрузки R_2 , а также подключения емкости $C_Э$ осуществляются с помощью соответствующих тумблеров T_1, T_2, T_3, T_4 и T_5 на верхней панели.

Генератор стандартных сигналов и вольтметр для измерения амплитуды входного сигнала подключаются к разъему на левой боковой стенке макета. Осциллограф и вольтметр для измерения амплитуды сигнала на выходе усилителя подключаются к разъему на правой боковой стенке.

Задание к работе

- I. Изучение измерительных приборов и ознакомление со схемой лабораторного макета.
- II. Изучение схемы каскада с общим эмиттером (ОЭ)
 - 1) Включить схему каскада с общим эмиттером с помощью тумблеров, расположенных на передней панели макета. Установить $R_1=0$ и отключить R_2 .
 - 2) Измерить постоянные напряжения на электродах транзистора относительно корпуса при $U_{BX}=0$.
 - 3) Снять амплитудные характеристики каскада $U_m^{6blx} = F(U_m^{ex})$ на частоте 1000 Гц при включенной и отключенной емкости в цепи

эмиттера. Входной сигнал увеличивать лишь до появления заметных искажений выходного сигнала. Зарисовать характерные осциллограммы.

- 4) Подсчитать коэффициенты усиления по напряжению K_0 на линейном участке характеристики.
- 5) Снять зависимость $U_m^{6blx} = f(F)$. при включенной и отключенной емкости в цепи эмиттера $C_Э$ и при $U_m^{6x} = const$.

Частоту входного сигнала изменять в пределах 20 Гц – 200 кГц.

Величину U_m^{6x} выбрать так, чтобы выходной сигнал не был искажен.

Построить графически частотную характеристику

$$K(F) = \frac{U_m^{6blx}}{U_m^{6x}}$$

в логарифмическом масштабе по оси частот.

- б) Измерить входное и выходное сопротивления каскада с общим эмиттером на частоте 1000 Гц.

а) Измерение R_{BX} заключается в следующем: устанавливается U_m^{6x} и фиксируется с помощью вольтметра значение выходного напряжения U_m^{6blx} (при включенной емкости в цепи эмиттера); изменяется сопротивление резистора R_1 до значения, при котором вольтметр на выходе покажет $\frac{U_m^{6blx}}{2}$

(поддерживать U_m^{6x} постоянным, значение его занести в протокол). Полученное значение сопротивления R_1 равняется R_{BX} .

б) Измерение $R_{BЛX}$ заключается в следующем: при отключенном R_2 (холостой ход) фиксируется с помощью вольтметра некоторое значение выходного напряжения U_m^{6blx} , подключается R_2 и изменяется его сопротивление до значения, при котором вольтметр на выходе покажет $\frac{U_m^{6blx}}{2}$.

Полученное значение сопротивления резистора R_2 равняется $R_{BЛX}$.

Примечание: Оба измерения проводить в линейном режиме, контролируя форму сигнала на выходе по осциллографу.

III. Изучение схемы каскада с общим коллектором (ОК).

- 1) Включить схему с общим коллектором - эмиттерный повторитель.
Отключить R2 .
 - 2) Измерить постоянные напряжения на электродах транзистора при $U_{BX}=0$ (ЭДС источника питания 9 В).
 - 3) Снять амплитудную характеристику каскада $U_m^{66lx} = F(U_m^{6x})$ на частоте 1000Гц.
 - 4) Подсчитать коэффициент усиления по напряжению K_0 на линейном участке характеристики.
 - 5) Снять зависимость $K(F) = \frac{U_m^{66lx}}{U_m^{6x}}$ при $U_m^{6x} = const$. Частоту входного сигнала изменять в пределах 20 Гц – 200 кГц. Построить графически частотную характеристику в логарифмическом масштабе по частоте.
- IV. Изучение двухкаскадного усилителя (ОЭ-ОК).
- 1) Включить схему каскада с общим эмиттером. Установить $R_1=0$, подключить емкость в цепи эмиттера и на выходе подключить R_2 . Измерить U_m^{66lx} при частоте 1000 Гц.
 - 2) Подключить резистор R_2 к выходу каскада через эмиттерный повторитель и на частоте 1000 Гц измерить U_m^{66lx} . Сравнить коэффициенты усиления в обоих случаях.

Содержание отчета

1. Наименование лабораторной работы.
2. Название и основные технические данные использованных измерительных приборов.
3. Полные принципиальные схемы исследуемых каскадов.
4. Результаты измерения постоянных напряжений на электродах транзистора относительно корпуса и вычисленные значения постоянных напряжений на базе и коллекторе относительно эмиттера для ОЭ и ОК.
5. Графики, осциллограммы и необходимые вычисления по пунктам II.3, II.4, II.5, II.6, III.3, III.4, III.5.
6. Результаты эксперимента по пункту IV.1,2.
7. По: всем пунктам задания отчет должен содержать выводы и объяснения полученных результатов.
8. Все графики выполняются на миллиметровой бумаге. Значения частоты сигнала в Гц откладываются по оси частот в логарифмическом масштабе (логарифм - десятичный).

Контрольные вопросы

1. Что такое биполярный транзистор?
2. Какие схемы включения транзистора используют?
3. Чем различаются схемы включения транзистора?
4. Изобразить входные и выходные статические характеристики транзистора при включении его по схеме с ОЭ. Каково назначение элементов в усилителях, схемы которых изображены на рисунке?
5. Что такое начальная рабочая точка и на каком участке характеристик она выбирается?
6. Что такое входная и выходная динамические характеристики?
7. Почему коэффициент усиления усилителя зависит от частоты?
8. Чем определяется максимальное значение коэффициента усиления?
9. Что такое линейные искажения в усилителе?
10. Для чего используется эмиттерный повторитель?

Литература

Основная

1. Методические указания к лабораторным работам "Характеристики активных элементов", изд. ГГУ, 1982.
2. ЗАБРОДИН Ю.С. Промышленная электроника. Н.: Высшая школа, §§2.1, 2.2, 1982.
3. ГОНОРОВСКИЙ И.С. Радиотехнические цепи и сигналы. М.: Сов. радио, с.178-190, 1979.

Дополнительная

4. Буланов Ю.А., Усов С.Н. Электронные усилители. М.: Издательство стандартов, 1990.
5. Ногин В.Н. Электронные усилители. М.: Радио и связь, 1992.
6. Цыкина Л.В. Электронные усилители, М.: Радио и связь, с.13-29, 78-88, 1982.

Методические указания к выполнению лабораторных работ по радиофизическому практикуму для студентов по специальности 0704 "Радиофизика и электроника".

Односецев Валерий Александрович
Силин Александр Владимирович